

W związku ze złożoną ofertą, potwierdzam spełnienie wymagań określonych w zapytaniu ofertowym:

Wymagania techniczne dotyczące licencji na oprogramowanie CAE do projektowania układów elektronicznych

Parametry techniczne	Spełnia	Uwagi
Możliwość tworzenia projektów PCB zawierających do 32 warstw	TAK/NIE	
Zaawansowany edytor stosu warstw PCB	TAK/NIE	
Możliwość obsługi Printed Electronics (obwody nadrukowywane na różnych materiałach)	TAK/NIE	
Możliwość obsługi przelotek MicroVIA, Blind VIA i Buried VIA;	TAK/NIE	
Obsługę projektów wielopłytkowych z zarządzaniem połączeniami między nimi	TAK/NIE	
Moduł automatycznego tworzenia dokumentacji rysunkowe	TAK/NIE	
Obsługę bezpośredniego połączenia do bazy danych dostawców komponentów	TAK/NIE	
Wbudowana kontrola wersji plików projektowych np. SVN lub GIT	TAK/NIE	
Interfejs ODBC do firmowej bazy danych	TAK/NIE	
Edytor PCB sterowany regułami	TAK/NIE	
Obsługa czcionek True Type na PCB	TAK/NIE	
Możliwość wstawiania kodów paskowych na PCB	TAK/NIE	
Wsparcie dla elementów dotykowych (dedykowane biblioteki do schematu i PCB)	TAK/NIE	
Możliwość pracy z PCB w trybie 3D z detekcją kolizji pomiędzy elementami	TAK/NIE	
Możliwości projektowania obwodów Rigid-Flex (sztywno-giętkich)	TAK/NIE	
Możliwość importu i eksportu modeli 3D elementów, obudowy oraz całej płyty PCB do w formacie STEP lub PARASOLID do współpracy z oprogramowaniem mechanicznym CAD	TAK/NIE	
Możliwość generowania danych wyjściowych CAM w formatach Gerber, NC Drill i ODB++.	TAK/NIE	



Wbudowany edytor umożliwiający weryfikację i edycję plików CAM	TAK/NIE	
Wbudowany system analizy obwodów	TAK/NIE	
Wbudowany system analizy integralności sygnałów na PCB (Signal Integrity)	TAK/NIE	
Obsługa wariantów montażowych z wizualizacją wariantów na schemacie, PCB i wydrukach	TAK/NIE	
Obsługa interaktywnego prowadzenia ścieżek na PCB obejmująca tryby przepychania, otaczania, automatycznego kończenia ścieżki, zarówno dla pojedynczych połączeń, par różnicowych jak i magistral	TAK/NIE	
Obsługa par różnicowych, prowadzenie ścieżek z automatyczną kontrolą impedancji falowej, wyrównywanie długości połączeń	TAK/NIE	
Wsparcie dla projektów High-Speed w tym obsługa standardów USB3.0 i DDR3/4	TAK/NIE	
Obsługa półautomatycznego prowadzenia ścieżek na PCB, np. ActiveRoute	TAK/NIE	
Wbudowany autorouter topologiczny z obsługą reguł projektowych PCB	TAK/NIE	
Możliwość udostępniania projektów poprzez chmurę	TAK/NIE	
Możliwość otwierania lub importu plików projektowych i bibliotek z programów Altium Designer (*.PrjPCB, *.SchDoc, *.SchLib, *.PcbDoc, *.PcbLib, *.IntLib), Protel 99SE (*.ddb), Allegro PCB (*.brd i *.alg), CADSTAR (*.csa, *.cpa, *.lib), CircuitMaker 2000 (*.ckt, *.lib), DxDesigner, EAGLE (*.sch, *.brd, *.lib), Mentor Expedition (*.pcb, *.lib), KiCad (*.pro, *.kicad_pro, *.sch, *.kicad_sch, *.lib, *.kicad_pcb), Orcad (*.dsn, *.max, *.olb, *.lib, *.dbc, *.olb), PADS (*.asc, *.d, *.txt, *.c, *.p), P-CAD (*.sch, *.pcb, *.lia, *.lib), *DXF/DWG	TAK/NIE	
Możliwość zapisu lub eksportu plików w formatach programów Altium Designer, Protel PCB, CurcuitMaker, CircuitStudio, PCAD, DXF/DWG, IDF, PARASOLID, STEP 3D, PDF 3D	TAK/NIE	

(miejscowość i data)

(imię i nazwisko osoby reprezentującej oferenta)

(podpis osoby reprezentującej oferenta)